

日本国特許庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 2003年 1月24日
Date of Application:

出願番号 特願2003-015994
Application Number:

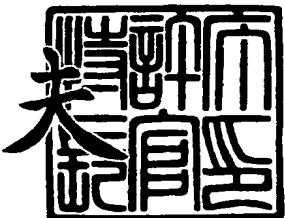
[ST. 10/C] : [JP2003-015994]

出願人 京セラ株式会社
Applicant(s):

2003年 9月19日

特許庁長官
Commissioner,
Japan Patent Office

今井康



62016 US / FPI470

出証番号 出証特2003-3077429

【書類名】 特許願
【整理番号】 28276
【あて先】 特許庁長官殿
【国際特許分類】 H01L 23/00
【発明者】

【住所又は居所】 鹿児島県国分市山下町1番1号 京セラ株式会社鹿児島
国分工場内

【氏名】 吉田 克亨

【特許出願人】

【識別番号】 000006633

【住所又は居所】 京都府京都市伏見区竹田鳥羽殿町6番地

【氏名又は名称】 京セラ株式会社

【代表者】 西口 泰夫

【先の出願に基づく優先権主張】

【出願番号】 特願2002-253861

【出願日】 平成14年 8月30日

【先の出願に基づく優先権主張】

【出願番号】 特願2002-326979

【出願日】 平成14年11月11日

【手数料の表示】

【予納台帳番号】 005337

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 高周波用パッケージ

【特許請求の範囲】

【請求項 1】 上面に高周波回路部品の搭載部が形成された誘電体基板と、該誘電体基板の上面に前記搭載部の近傍から外周方向に形成された高周波信号を伝送する第1の線路導体および該第1の線路導体の両側に形成された第1の同一面接地導体と、前記誘電体基板の下面に前記第1の線路導体の外周側の端部と端部を対向させて外周縁に向けて形成された前記高周波信号を伝送する第2の線路導体および該第2の線路導体の両側に形成された第2の同一面接地導体と、前記誘電体基板の内部に形成され、前記第1および第2の線路導体の対向する端部同士を電気的に接続する貫通導体ならびに前記第1および第2の同一面接地導体を電気的に接続する接地貫通導体と、前記第2の線路導体に平行に接合された金属端子および該金属端子の両側に平行にそれぞれ前記第2の同一面接地導体に接合された接地金属端子とを具備して成り、該接地金属端子間の間隔が前記高周波信号の波長の1/2以下であることを特徴とする高周波用パッケージ。

【請求項 2】 前記第1の同一面接地導体の前記金属端子の上部に位置する部位に導体の非形成部を設けたことを特徴とする請求項1記載の高周波用パッケージ。

【請求項 3】 前記誘電体基板の側面の前記接地金属端子の上に位置する部位に前記第1の同一面接地導体と前記接地金属端子とを電気的に接続するキャスター接続導体を設けたことを特徴とする高周波用パッケージ。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、高周波帯で用いられる高周波半導体素子や高周波回路等の高周波回路部品を搭載するための高周波用パッケージに関するものである。

【0002】

【従来の技術】

MHz帯またはGHz帯の高周波帯で動作する高周波半導体素子や高周波回路

等の高周波回路部品を収容するために用いられる高周波用パッケージには、例えば、特許第2605502号公報に開示された、図9に示すようなものがあった。

【0003】

図9 (a) ~ (c) はそのような従来の高周波用パッケージの一例を示す図であり、図9 (a) は一部を破断した平面図、図9 (b) は図9 (a) のA-A線による断面図、図9 (c) は底面図である。また、図10は図9に示す高周波用パッケージの要部を拡大して示した斜視図である。これらの図において、1はセラミックス等から成るパッケージ基板、2はセラミックスあるいは表面をメタライズしたセラミックス等から成るパッケージ側壁であり、パッケージ基板1の表面上に装着されている。パッケージ側壁2のパッケージ基板1に接しない上端面は、金等の金属や鉄ニッケルコバルト合金等の合金から成るフタ3により封止されている。4はパッケージ基板1の表面にメタライズ5を施したダイボンディング領域、6はセラミックス等から成る誘電体基板であり、この誘電体基板6の表面上に金属薄膜から成る内部高周波伝送線路19が形成され、ダイボンディング領域4、誘電体基板6、内部高周波伝送線路19はパッケージ基板1とパッケージ側壁2とフタ3とにより囲まれたキャビティ内に構成されている。また、パッケージ基板1の底面部に、接地金属薄膜8と信号線金属薄膜9が形成され、これらにより外部コプレーナ線路10を構成し、その信号線金属薄膜9は金属から成るバイアホール11により内部高周波伝送線路19と電気的に接続した構造となっている。

【0004】

なお、18は誘電体基板6の表面上に形成された接地金属薄膜であり、内部高周波伝送線路19とともに内部コプレーナ線路20を構成するものである。また、12は外部コプレーナ線路10の接地金属薄膜8と内部コプレーナ線路20の接地金属薄膜18とを電気的に接続する接地用バイアホールである。

【0005】

このような高周波用パッケージが、図11に断面図で示すように、ガラスエポキシ、フッ素樹脂、セラミックス等から成る回路基板13上に表面実装されて、高周波回路が構成される。

【0006】**【特許文献1】**

特許第2605502号公報

【0007】**【発明が解決しようとする課題】**

従来の高周波用パッケージは以上のように構成されているので、この高周波用パッケージを回路基板13上に表面実装した際に、パッケージ基板1と回路基板13との接合部分では、信号線金属薄膜9の両側に配置された接地金属薄膜8間の間隔が使用される高周波信号の波長の1/2よりも長い場合は、接地金属薄膜8間のグランドネットワーク経路が長くなり、インダクタンス成分が増大することにより、接地金属薄膜8の接地状態が不安定となる傾向があるため、この部分で局部的に特性インピーダンスが変化して高周波信号の反射損失を生じることとなり、また、この部分で高周波信号のシールド効果が不充分となって放射損失を生じることとなるため、これらの損失によって高周波信号の伝送特性が劣化するという問題点があった。

【0008】

さらに、従来の高周波用パッケージは以上のように構成されているので、この高周波用パッケージを回路基板13上に表面実装した際に、信号線金属薄膜9と接地金属薄膜18および8との間に存在するパッケージ基板1内の浮遊キャパシタンス成分や、この高周波用パッケージを回路基板13に表面実装した際の信号線金属薄膜9と回路基板13の下面側接地導体（図示せず）との間に存在する回路基板13の誘電体基板内の浮遊キャパシタンス成分の発生により、パッケージ基板1と回路基板13との間に存在するキャパシタンス成分が増大するため、回路基板13に表面実装した際の高周波用パッケージの入出力部において高周波的な不整合が生じ、高周波入出力信号の損失が増大して、電圧定在波比（以下、VSWRと略す）が劣化するという問題点があった。

【0009】

さらに、従来の高周波用パッケージは、この高周波用パッケージを回路基板13上に表面実装した際に、パッケージ基板1の上面の接地金属薄膜18と下面の接地

金属薄膜8とを電気的に接続する接地導体が設けられていなかったため、接地金属薄膜18と接地金属薄膜8とが高周波的に接続されていないために接地状態が不安定になり、パッケージ基板1の入出力部において高周波入出力信号の損失が増大して、VSWRが劣化する傾向があるという問題点があった。また、パッケージ基板1の入出力部において高周波信号の伝搬モードが不連続になるため、放射損失が増大し、その結果、高周波用パッケージの入出力部における高周波信号の伝送特性が劣化するという問題点があった。

【0010】

本発明は、このような問題点を解消するためになされたもので、回路基板に表面実装した際の入出力部における高周波入出力信号に対する高周波的な不整合および放射損失を抑止し、低損失で、かつ低VSWRの高周波用パッケージを提供することを目的とするものである。

【0011】

【課題を解決するための手段】

本発明の高周波用パッケージは、上面に高周波回路部品の搭載部が形成された誘電体基板と、この誘電体基板の上面に前記搭載部の近傍から外周方向に形成された高周波信号を伝送する第1の線路導体およびこの第1の線路導体の両側に形成された第1の同一面接地導体と、前記誘電体基板の下面に前記第1の線路導体の外周側の端部と端部を対向させて外周縁に向けて形成された前記高周波信号を伝送する第2の線路導体およびこの第2の線路導体の両側に形成された第2の同一面接地導体と、前記誘電体基板の内部に形成され、前記第1および第2の線路導体の対向する端部同士を電気的に接続する貫通導体ならびに前記第1および第2の同一面接地導体を電気的に接続する接地貫通導体と、前記第2の線路導体に平行に接合された金属端子およびこの金属端子の両側に平行にそれぞれ前記第2の同一面接地導体に接合された接地金属端子とを具備して成り、この接地金属端子間の間隔が前記高周波信号の波長の1/2以下であることを特徴とするものである。

【0012】

また、本発明の高周波用パッケージは、上記構成において、前記第1の同一面

接地導体の前記金属端子の上部に位置する部位に導体の非形成部を設けたことを特徴とするものである。

【0013】

また、本発明の高周波用パッケージは、上記構成において、前記誘電体基板の側面の前記接地金属端子の上に位置する部位に前記第1の同一面接地導体と前記接地金属端子とを電気的に接続するキャスタレーション接地導体を設けたことを特徴とするものである。

【0014】

本発明の高周波用パッケージによれば、上記構成の高周波用パッケージにおいて、金属端子の両側に平行に配置された接地金属端子間の間隔（ギャップ）が使用周波数の高周波信号の波長 λ の $1/2$ （ $\lambda/2$ ）以下であるものとしたことから、この高周波用パッケージを回路基板上に表面実装した際に、接地金属端子間のグランドネットワーク経路が短くなり、インダクタンス成分の増大を防ぐことができるので、パッケージの誘電体基板とこの高周波用パッケージが実装される回路基板との接合部分において接地金属端子が安定した接地状態を構成することができ、また、この部分で高周波信号の漏れを抑制することができ、その結果、回路基板に表面実装した際の入出力部における高周波入出力信号に対する高周波的な不整合および放射損失を抑止し、高周波入出力信号の損失を低く抑え、VSWRを下げることができる。

【0015】

さらに、第1の同一面接地導体の金属端子部の上部に位置する部位に導体の非形成部を設けることにより、金属端子と第1および第2の同一面接地導体との間に存在する誘電体基板内のキャパシタンス成分や、この高周波用パッケージを回路基板に表面実装した際の金属端子と回路基板の下面側接地導体との間に存在する回路基板の誘電体基板内のキャパシタンス成分を非形成部の大きさに応じて小さくできるので、高周波用パッケージを構成する誘電体基板とこのパッケージが表面実装される回路基板の誘電体基板との間に発生するキャパシタンス成分を軽減することができ、その結果、回路基板に表面実装した際の入出力部における高周波入出力信号に対する高周波的な不整合を抑止し、高周波入出力信号の損失を

低く抑え、VSWRを下げることができる。

【0016】

さらに、誘電体基板の側面の接地金属端子の上に位置する部位に第1の同一面接地導体と接地金属端子とを接続するキャスタレーション接地導体を設けることにより、第1の同一面接地導体と接地金属端子とが電気的に直接に接続されているために入出力部の接地状態が安定し、反射特性を低減することができるとともに、電磁波シールド効果を高めて放射損失を抑制することができ、その結果、高周波信号の入出力部における高周波入出力信号の損失を低く抑え、VSWRを下げることができ、高周波信号の伝送特性を良好なものとすることができます。

【0017】

【発明の実施の形態】

以下、本発明の高周波用パッケージを図面を参照しつつ説明する。

【0018】

図1、図2および図3は本発明の高周波用パッケージの実施の形態の一例を示す図であり、図1は一部を破断した断面図、図2は底面図、図3は上面図である。

【0019】

これらの図において、21は誘電体基板、21aは高周波用半導体素子等の高周波回路部品Sが搭載される搭載部、22は第1の線路導体、23は第1の同一面接地導体、24は第2の線路導体、25は第2の同一面接地導体、26は貫通導体、27は接地貫通導体、32は金属端子、34は接地金属端子であり、これらで高周波用パッケージが構成されている。また、28は高周波回路部品Sと第1の線路導体2とを接続するボンディングワイヤ等の導電性接続部材である。

【0020】

また、29は誘電体基体、30は接続用線路導体であり、これらで回路基板31が構成されており、高周波用パッケージの第2の線路導体24と回路基板31の接続用線路導体30とを間に金属端子32を挟んで接続することにより、高周波用パッケージが回路基板31に実装されることになる。なお、本例では、誘電体基体29の下面に下面側接地導体33を、上面に上面側接地導体34を形成し、上面側接地導体34と第

2の同一面接地導体25とを電気的に接続した例を示している。

【0021】

また、本例では誘電体基板21の上面中央部に凹部を形成してその凹部に搭載部21aを設けているが、誘電体基板21を平板状としてその上面に搭載部21aを形成してもよい。

【0022】

誘電体基板21は、高周波回路部品Sを支持するための支持体であり、酸化アルミニウム質焼結体や窒化アルミニウム質焼結体、ムライト質焼結体、炭化珪素質焼結体、窒化珪素質焼結体、ガラスセラミックス等の無機系誘電体材料、あるいはポリイミド、ガラスエポキシ等の有機系誘電体材料、あるいはセラミックス粉末等の無機誘電体粉末をエポキシ系樹脂等の熱硬化性樹脂で結合して成る複合誘電体材料等から成り、この例では上面中央部に高周波回路部品Sを収容するための凹部を有する略四角状である。そして凹部の底面には高周波回路部品Sを搭載するための搭載部21aを形成しており、この搭載部21aに高周波回路部品Sがろう材、樹脂、ガラス等の接着剤を介して接着固定される。なお、搭載部21aには、必要に応じて誘電体基板21の表面にメタライズ層が形成される。

【0023】

この誘電体基板21は、例えば酸化アルミニウム質焼結体から成る場合であれば、酸化アルミニウム、酸化珪素、酸化カルシウム等の原料粉末に適当な有機バインダ、溶剤、可塑剤、分散剤等を添加混合して泥漿状となすとともに、これをドクターブレード法等のシート成形法を採用することによってセラミックグリーンシートとなし、かかる後、このセラミックグリーンシートに適当な打ち抜き加工を施すとともに複数枚積層し、還元雰囲気中約1600℃の温度で焼成することによって製作される。

【0024】

誘電体基板21には、その上面に搭載部21aの近傍から外周方向にその途中まで、幅が0.1～1.0mm程度の第1の線路導体22が形成されるとともに、下面に第1の線路導体22の外周側の端部と端部を対向させて、その対向する領域から外周縁に向けて第1の線路導体22と平行に、幅が0.1～1.5mm程度の第2の線路導体24

が形成されており、また、内部に第1の線路導体22の端部とこれに対向する第2の線路導体24の端部とを電気的に接続する貫通導体26が配設されている。これらの第1および第2の線路導体22, 24ならびに貫通導体26は、高周波回路部品Sの各電極を外部電気回路に電気的に接続するための導電路として機能する。

【0025】

なお、第1および第2の線路導体22, 24の幅は、伝搬される高周波信号の周波数や高周波用パッケージの大きさにより適宜設定される。本発明の高周波用パッケージにおいては、例えば誘電体基板21の比誘電率を6とした際には、第1の線路導体22の幅は0.32mm程度に、第2の線路導体24の幅は0.32mm程度に設定される。

【0026】

また、誘電体基板21には、上面に第1の線路導体22の両側に第1の同一面接地導体23が形成されるとともに、下面に第2の線路導体24の両側に第2の同一面接地導体25が形成されており、また、内部に第1の同一面接地導体23と第2の同一面接地導体25とを電気的に接続する接地貫通導体27が配設されている。第1の同一面接地導体23および第2の同一面接地導体25は、第1の線路導体22と導電性接続部材28との不連続性を補償したり、第1の線路導体22と第2の線路導体24との間のアイソレーションを向上させる機能を有する。また、接地貫通導体27は、高インピーダンスの貫通導体26に対して容量成分を補うことができ、貫通導体26におけるインピーダンスの不整合を防ぐことが可能である。これらの結果、高周波回路部品Sと外部電気回路との間の電気的接続におけるインピーダンスのミスマッチングを効果的に抑えて高周波信号の伝送特性の劣化を抑えることができ、低反射損失の高周波用パッケージとすることができます。

【0027】

また、第1の同一面接地導体23と第2の同一面接地導体25とを電気的に接続する接地貫通導体27は、第1の線路導体22と第2の線路導体24とを電気的に接続する貫通導体26に対し、擬似同軸構造を構成するように複数本を配置することにより、第1の線路導体22と第2の線路導体24との間での高周波入出力信号の授受を、不整合を少なくし低損失かつ低VSWRで行なわせることができる。

【0028】

なお、本例においては、第1の同一面接地導体23および第2の同一面接地導体25は、第1の線路導体22および第2の線路導体24の対向する端部をそれぞれ取り囲むように連続して一体的に形成されており、より良好な接地状態を得ることができるものとしている。

【0029】

第1および第2の線路導体22, 24, 貫通導体26, 第1および第2の同一面接地導体23, 25ならびに接地貫通導体27は、タングステンやモリブデン、銅、銀等の金属メタライズ等の導電性材料から形成されている。例えば、タングステンメタライズから成る場合であれば、タングステン粉末に適当な有機バインダ、溶剤を添加混合して得たタングステンペーストを、貫通導体26または接地貫通導体27となる貫通孔をあらかじめ穿設した誘電体基板21となるセラミックグリーンシートにスクリーン印刷法により所定パターンに印刷塗布し、または充填し、これを誘電体基板21となるセラミックグリーンシートとともに焼成することによって、誘電体基板21の上面から下面にかけて所定のパターンに被着形成される。

【0030】

なお、これらの第1および第2の線路導体22, 24ならびに第1および第2の同一面接地導体23, 25は、その露出する表面にニッケル、金等の耐蝕性に優れ、かつろう材やボンディングワイヤ等の接続部材との接合性に優れる金属をめっき法により1～20μmの厚みに設けておくと、これらの線路導体22, 24および同一面接地導体23, 25が酸化腐蝕するのを有効に防止することができるとともに、線路導体22, 24および同一面接地導体23, 25とボンディングワイヤや半田等との接続を強固かつ容易なものとなすことができる。従って、第1および第2の線路導体22, 24ならびに第1および第2の同一面接地導体23, 25の各導体には、その露出する表面にニッケル、金等の耐蝕性に優れる金属をめっき法により1～20μmの厚みに設けておくことが好ましい。

【0031】

そして、搭載部21aに搭載した高周波回路部品Sを導電性接続部材28により第1の線路導体22と電気的に接続し、搭載部21aの上面に蓋体（図示せず）を取着

して高周波回路部品Sを気密封止した後、この高周波用パッケージを、誘電体基体29の上面に高周波信号を伝送する接続用線路導体30が形成された回路基板31に、第2の線路導体24および接続用線路導体30を平行に対向させて位置させて、第2の線路導体24に接合されて誘電体基板21の外周端に配置された金属端子32を挟んで電気的に接続することにより、高周波用パッケージ内部の高周波回路部品Sと回路基板31の外部電気回路とが電気的に接続される。

【0032】

そして、本発明の高周波用パッケージは、金属端子32の両側に配置された接地金属端子34間の間隔が使用周波数の高周波信号の波長 λ の $1/2$ （ $\lambda/2$ ）以下であるものとなっている。

【0033】

このように接地金属端子34間の間隔が $\lambda/2$ 以下であるものとしたことから、この高周波用パッケージを回路基板31上に表面実装した際に、接地金属端子34間のグランドネットワーク経路が短くなり、インダクタンス成分の増大を防ぐことができるので、高周波用パッケージの誘電体基板21と回路基板31との接合部分において接地金属端子34が安定した接地状態を構成することができ、また、この部分で高周波信号の漏れを抑制することができる。その結果、本発明の高周波用パッケージによれば、回路基板31に表面実装した際の入出力部における高周波入出力信号に対する高周波的な不整合および放射損失を抑止し、高周波入出力信号の損失を低く抑え、VSWRを下げることができる。

【0034】

本発明の高周波用パッケージにおいて、誘電体基板21は、酸化アルミニウム質焼結体、窒化アルミニウム質焼結体、ムライト質焼結体、炭化珪素質焼結体、窒化珪素質焼結体等の各種セラミックスやガラスセラミックス等の無機系誘電体材料、あるいはポリテトラフルオロエチレン（PTFE）、エポキシ、ポリイミド、ガラスエポキシ等の有機系誘電体材料、あるいはセラミックス粉末等の無機誘電体粉末をエポキシ系樹脂等の熱硬化性樹脂で結合して成る複合誘電体材料等の誘電体材料から成り、必要に応じて複数の誘電体層を積層して形成される。

【0035】

そして、搭載部21aに搭載した高周波回路部品Sをボンディングワイヤ等の導電性接続部材28により第1の線路導体22と電気的に接続し、これを気密封止するには、例えば搭載部21aの上面に蓋体（図示せず）を取着する。この蓋体には、Fe-Ni-Co合金やFe-Ni42アロイ等のFe-Ni系合金、無酸素銅、アルミニウム、ステンレス、Cu-W合金、Cu-Mo合金等の金属材料、あるいは酸化アルミニウム質焼結体やガラスセラミックス等の無機系材料、あるいはPTFE、ガラスエポキシ等の樹脂系材料等が用いられる。また、蓋体を取着するには、それらの材料に応じて、半田、Au-Snろう等の低融点金属ろう材やAu-Geろう等の高融点金属ろう材、あるいはエポキシ、導電性エポキシ等の樹脂接着剤、あるいはシームウェルド、電子ビーム溶接等の溶接等により取着する。

【0036】

第1および第2の線路導体22、24、貫通導体26、第1および第2の同一面接地導体23、25ならびに接地貫通導体27は、高周波線路導体用の金属材料、例えばCuやMoMn+Ni+Au、W+Ni+Au、Cr+Cu、Cr+Cu+Ni+Au、Ta₂N+NiCr+Au、Ti+Pd+Au、NiCr+Pd+Au等の金属薄膜や金属箔、金属板、メタライズ導体等を用いて、厚膜印刷法あるいは各種の薄膜形成方法やメッキ処理法等により形成される。その厚みや形状、線路幅、線路導体と同一面接地導体との間隔等は、これら線路導体22、24や貫通導体26により伝送される高周波入出力信号の周波数や特性インピーダンス等に応じて適宜設定される。本発明の高周波用パッケージにおいては、例えば誘電体基板21の比誘電率を6とした際には、第1の線路導体22の幅は0.32mm程度に、第2の線路導体24の幅は0.32mm程度に、貫通導体26の直径はφ0.15mm程度に、第1の線路導体22と第1の同一面接地導体23との間隔は0.1mm程度に、第2の線路導体24と第2の同一面接地導体25との間隔は0.3mm程度にそれぞれ設定される。

【0037】

このような本発明の高周波用パッケージにおいては、金属端子32の両側に平行に配置された接地金属端子34間の間隔をλ/2以下に設定することが重要である

。

【0038】

ここで、図4に、図1～図3に示す本発明の高周波用パッケージの例における接地金属端子34間の間隔と高周波信号の使用限界周波数との関係を線図で示す。本データは3次元電磁界シミュレータを用いて検討を行なった結果である。誘電体基板21には比誘電率が6.0で厚みが0.4mmの誘電体材料を用い、回路基板31には比誘電率が3.38で厚みが0.2mmの誘電体材料を用いた。第1の線路導体22は、伝送線路インピーダンスが約50Ωとなるよう線路幅を0.32mmに設定した。また、回路基板31上に形成された接続用線路導体30の線路幅は、伝送線路インピーダンスが約50Ωとなるよう0.42mmに設定した。また、金属端子32の幅は0.2mmに設定した。図4の横軸には接地金属端子34間の間隔（単位： $n\lambda$ ）を示し、縦軸には使用限界周波数（単位：GHz）を示した。使用限界周波数は、電磁界シミュレータにより算出される、S11（反射特性）の値が-15dB以下となる周波数とした。

【0039】

図4にそれぞれ結果を黒点で示して特性曲線で結んだように、接地金属端子34間の間隔を $\lambda/4$ 、 $\lambda/3$ 、 $\lambda/2$ 、 λ および 2λ に変化させたとき、使用限界周波数はそれぞれ62GHz、61GHz、60GHz、30GHzおよび15GHzとなった。以上の結果より分かるように、接地金属端子34間の間隔が使用周波数の高周波信号の波長 λ の $1/2$ （ $\lambda/2$ ）を超えるときには、この高周波用パッケージを回路基板31上に表面実装した際に、誘電体基板21と回路基板31との接合部分において接地金属端子34の接地状態が不安定となる傾向があるため、この部分で局部的に特性インピーダンスが変化して反射損失を生じることとなり、また、この部分で高周波信号のシールド効果が不充分となって放射損失を生じることとなるため、これらの損失によって高周波信号の伝送特性が劣化する。したがって、本発明の高周波用パッケージにおいては、金属端子32の両側に平行に配置された接地金属端子34間の間隔を $\lambda/2$ 以下に設定することが望ましい。

【0040】

このような金属端子32および接地金属端子34は、例えば鉄ニッケルコバル

ト合金や鉄ニッケル合金等の板材に打抜き加工やエッティング加工を施すことによって所定の形状に形成される。また、金属端子32と第2の線路導体24および接続用線路導体30との接合は、例えば、金属端子32を第2の線路導体24に間に銀一銅ろう等の第1のろう材を挟んで当接させるとともに、これらを第1のろう材の融点以上の温度に加熱することにより金属端子32を第2の線路導体24にろう付けし、その後、第2の線路導体24に接合された金属端子32を回路基板31の上面の接続用線路導体30に間に第1のろう材よりも融点の低い銀一銅ろう等の第2のろう材を挟んで当接させるとともに、これらを第2のろう材の融点以上かつ第1のろう材の融点以下の温度に加熱することにより金属端子32と接続用線路導体30とをろう付けする方法が採用される。

【0041】

また、金属端子32および接地金属端子34は、その表面にニッケル、金等の良導電性で、かつ耐蝕性に優れた金属をめっき法により1～20μmの厚みに被着させておくと、金属端子32および接地金属端子34の酸化腐蝕を有効に防止することができるとともに、シグナル（信号）系およびグランド（接地）系の電気的接続を良好となすことができる。従って、金属端子32および接地金属端子34はその表面にニッケル、金等をめっき法により1～20μmの厚みに被着させておくことが好ましい。

【0042】

回路基板31は、誘電体基体29の上面に接続用線路導体30が被着形成されて成り、この誘電体基体29は、酸化アルミニウム質焼結体や窒化アルミニウム質焼結体、ムライト質焼結体、炭化珪素質焼結体、窒化珪素質焼結体、ガラスセラミックス等のセラミックスや有機樹脂等の誘電体材料から成る。例えば酸化アルミニウム質焼結体から成る場合であれば、酸化アルミニウム、酸化珪素、酸化カルシウム等の原料粉末に適当な有機バインダ、溶剤、可塑剤、分散剤等を添加混合して泥漿状となすとともに、これをドクタブレード法等のシート成形法を採用することによってセラミックグリーンシートとなし、しかる後、このセラミックグリーンシートに適当な打ち抜き加工を施し、還元雰囲気中約1600℃の温度で焼成することによって製作される。

【0043】

また、接続用線路導体30は、0.1~2.0mm程度の幅であり、タングステンやモリブデン、銅、銀等の金属メタライズ等の導電性材料から形成されている。例えばタングステンメタライズから成る場合であれば、タングステン粉末に適当な有機バインダ、溶剤を添加混合して得たタングステンペーストを、回路基板31の誘電体基体29となるセラミックグリーンシートにスクリーン印刷法により所定パターンに印刷塗布し、これを誘電体基体29となるセラミックグリーンシートとともに焼成することによって、誘電体基体29の上面から下面にかけて所定のパターンに被着形成される。

【0044】

なお、本例では、誘電体基板21の下面の第2の同一面接地導体25に、金属端子32の両側に平行に配置されて第2の同一面接地導体25に接合される接地金属端子34を一体的に形成した導電性基板35を、ろう材等の接着剤を介して接合した例を示している。この導電性基板35は、鉄ニッケルコバルト合金や鉄ニッケル合金等の金属から成る。例えば鉄ニッケルコバルト合金から成る場合は、このインゴット（塊）に圧延加工法や打ち抜き加工法等の金属加工法を施すことによって所定の形状に形成される。

【0045】

さらに、本例では、誘電体基板21の下面に電源用接続端子36を取り付けている。この電源用接続端子36は、高周波回路部品Sを駆動させるために必要な、バイアス用の端子であり、回路基板31上面の電源用導体（図示せず）にろう付けされるとともに、この電源用接続端子36が接続された配線導体（図示せず）が搭載部21aに導出されて搭載部21aに搭載した高周波回路部品Sとボンディングワイヤやリボン等の導電性接続部材により電気的に接続され、高周波回路部品Sにバイアス電力を供給するものである。このように金属端子32と同様の材料・形状で電源用接続端子36を取り付けることにより、これら電源用接続端子36によっても高周波用パッケージを回路基板31にろう付けにより良好に、かつ強固に接続することができる。また、この例のように金属端子32と電源用接続端子36とを誘電体基板21の外周のそれぞれの辺に配置することによって、高周波用パッケージの回路

基板31への実装をより強固なものとすることができます、より信頼性の高い実装を行なうことができるものとなる。

【0046】

次に、図5は本発明の高周波用パッケージの実施の形態の他の例を示す、図3と同様の上面図である。図5において、図1～図3と同様の箇所には同じ符号を付してある。この本発明の高周波用パッケージの例においては、第1の同一面接地導体23の金属端子32の上部に位置する部位に導体の非形成部37を設けている。

【0047】

このように、金属端子32の上部に位置する部位の第1の同一面接地導体23の一部にその導体の非形成部37を設けることにより、金属端子32と第1および第2の同一面接地導体23、25との間に存在する誘電体基板21内のキャパシタンス成分や、この高周波用パッケージを回路基板31に表面実装した際の金属端子32と回路基板31の下面側接地導体33との間に存在する回路基板31の誘電体基板29内のキャパシタンス成分をこの非形成部37の大きさに応じて小さくできるので、高周波用パッケージを構成する誘電体基板21とこのパッケージが表面実装される回路基板31の誘電体基板29との間に発生するキャパシタンス成分を軽減することができ、その結果、回路基板31に表面実装した際の入出力部における高周波入出力信号に対する高周波的な不整合を抑止し、高周波入出力信号の損失を低く抑え、VSWRを下げることができる。

【0048】

ここで、図6に、図5に示す本発明の高周波用パッケージの例における、第1の同一面接地導体23の金属端子32の上部に位置する部位に接地導体の非形成部37を設けた場合と設けない場合との高周波特性シミュレーション結果を示す。このデータは3次元電磁界シミュレータを用いて検討を行なった結果である。高周波用パッケージの誘電体基板21には比誘電率が6.0で厚みが0.4mmの誘電体材料を用い、回路基板31の誘電体基板29には比誘電率が3.38で厚みが0.2mmの誘電体材料を用いた。第1の線路導体22は、伝送線路インピーダンスが約50Ωとなるよう線路幅を0.32mmに設定した。また、回路基板31上に形成された接続用線路導体30の線路幅は、伝送線路インピーダンスが約50Ωとなるよう0.42mmに設定し

た。なお、金属端子32の上部に存在し、第1の同一面接地導体23と同一平面上に位置する接地導体の非形成部37の大きさは、0.7mm×1.0mmとした。

【0049】

図6の線図において、横軸には周波数（単位：GHz）を示し、縦軸には反射特性（単位：dB）を示した。また、特性曲線のうち点線Aは非形成部37を設けない場合の結果を示し、実線Bは非形成部37を設けた場合の結果を示す。この結果より分かるように、第1の同一面接地導体23の金属端子32の上部に位置する部位に接地導体の非形成部37を設けない場合（A）は、62GHzまで反射特性が15dBになっているのに対し、非形成部37を設けた場合（B）は、83GHzまで反射特性が15dBになっており、非形成部37を設けた場合には、設けない場合よりも高周波特性が改善されている。

【0050】

なお、非形成部37の幅は、広い方がパッケージの誘電体基板21と実装基板である回路基板31の誘電体基板29との間に発生するキャパシタンス成分をより大きく軽減できるため、より効果があるものとなるが、接地金属端子34間の幅と同等の幅か、もしくは接地金属端子34間の約80%以下であることが望ましい。これは、非形成部37の幅が広くなりすぎると、非形成部37から高周波信号の電磁波が放射するようになってしまことにより、高周波信号の伝送特性が劣化する傾向にあるためである。

【0051】

また、図5に示した例では、非形成部37の形状は略四角形として設けられているが、このような四角形状の場合は、例えば70GHz以上の超高周波領域では、非形成部37の端部に電界が集中し、伝播モードが不連続になることから挿入損失が増大する懸念がある。このようなときは、非形成部37の形状を円形状もしくは橢円形状等にして、非形成部37における局部的な電界集中を緩和する構造としてもよい。

【0052】

次に、図7は本発明の高周波用パッケージの実施の形態のさらに他の例を示す、図3、図5と同様の上面である。図7において、図1～図3、図5と同様の箇

所には同じ符号を付してある。この本発明の高周波用パッケージにおいては、誘電体基板21の側面の接地金属端子34の上に位置する部位に、第1の同一面接地導体23と接地金属端子34とを電気的に接続する、側面に上面から下面にかけて形成された溝状の凹部の内部に導体が形成された、いわゆるキャスタレーション接地導体38を設けている。これにより、第1の同一面接地導体23と接地金属端子34とがキャスタレーション導体38によって電気的に直接に接続されているために高周波信号の入出力部の接地状態が安定し、入出力部において、高周波信号の反射損失を低減することができるとともに、電磁波シールド効果を高めて放射損失を抑制することができ、その結果、高周波信号の入出力部における高周波入出力信号の損失を低く抑え、VSWRを下げることができ、高周波信号の伝送特性を良好なものとすることができます。

【0053】

ここで、図8に、図7に示す本発明の高周波用パッケージの例における、誘電体基板21の側面の接地金属端子34の上に位置する部位に第1の同一面接地導体23と接地金属端子34とを電気的に接続するキャスタレーション接地導体37を設けた場合と設けない場合との高周波特性シミュレーション結果を示す。このデータも3次元電磁界シミュレータを用いて検討を行なった結果である。高周波用パッケージの誘電体基板21には比誘電率が6.0で厚みが0.4mmの誘電体材料を用い、回路基板31の誘電体基板29には比誘電率が3.38で厚みが0.2mmの誘電体材料を用いた。第1の線路導体22は、伝送線路インピーダンスが約50Ωとなるよう線路幅を0.32mmに設定した。また、回路基板31上に形成された接続用線路導体30の線路幅は、伝送線路インピーダンスが約50Ωとなるよう0.42mmに設定した。

【0054】

図8の線図において、横軸には周波数（単位：GHz）を示し、縦軸には反射特性（単位：dB）を示した。また、特性曲線のうち点線Aは誘電体基板21の側面の接地金属端子34の上に位置する部位に第1の同一面接地導体23と接地金属端子34とを電気的に接続するキャスタレーション接地導体37を設けない場合の結果を示し、実線Bはキャスタレーション接地導体37を設けた場合の結果を示す。この結果より分かるように、誘電体基板21の側面の接地金属端子34の上に位置する

部位に第1の同一面接地導体23と接地金属端子34とを電気的に接続するキャスタレーション導体37を設けない場合（A）は、62GHzまで反射特性が15dBになっているのに対し、キャスタレーション接地導体37を設けた場合（B）は、82GHzまで反射特性が15dBになっており、キャスタレーション接地導体37を設けた場合には、設けない場合よりも高周波特性が改善されている。

【0055】

なお、キャスタレーション接地導体37は、誘電体基板21の側面の接地金属端子34の上に位置する部位に形成された、誘電体基板21の上面から下面にわたる溝状の凹部の内面に第1の同一面接地導体23と接地金属端子34とを電気的に接続するように導体層が形成されているものとして、上記の各導体層と同様の材料を用いて同様の方法により被着形成すればよく、また、この溝状の凹部に他の導電部材、例えば金属板や金属ブロックを取着することにより形成してもよい。また、凹部を誘電体基板21の中央部に向かって深く形成するほど、より長い距離にわたって接地状態が安定するようになり、入出力部における高周波入出力信号の損失を低く抑え、VSWRを下げることができ、高周波信号の伝送特性をより優れたものとすることができます。

【0056】

かくして、本発明の高周波用パッケージによれば、金属端子32の両側に平行に配置された接地金属端子34間の間隔が $\lambda/2$ 以下であるものとしたことから、この高周波用パッケージを回路基板31上に表面実装した際に、接地金属端子34間のグランドネットワーク経路が短くなり、インダクタンス成分の増大を防ぐことができるので、パッケージの誘電体基板21と回路基板31との接合部分において、接地金属端子34が安定した接地状態を構成することができ、また、この部分で高周波信号の漏れを抑制することができる。その結果、本発明によれば、回路基板に表面実装した際の入出力部における高周波入出力信号に対する高周波的な不整合および放射損失を抑止し、高周波入出力信号の損失を低く抑え、VSWRを下げることができる、高周波信号の入出力特性に優れた高周波用パッケージとなる。

【0057】

さらに、本発明の高周波用パッケージにおいては、第1の同一面接地導体23の

金属端子32の上部に位置する部位に接地導体の非形成部37を設けることにより、金属端子32と第1および第2の同一面接地導体23, 25との間に存在する誘電体基板21内のキャパシタンス成分や、この高周波用パッケージを回路基板31に表面実装した際の金属端子32と回路基板31の下面側接地導体33との間に存在する回路基板31の誘電体基板29内のキャパシタンス成分を非形成部37の大きさに応じて小さくできるので、高周波用パッケージを構成する誘電体基板21とこのパッケージが表面実装される回路基板31の誘電体基板29との間に発生するキャパシタンス成分を軽減することができ、その結果、回路基板31に表面実装した際の入出力部における高周波入出力信号に対する高周波的な不整合を抑止し、高周波入出力信号の損失を低く抑え、VSWRを下げることができる。

【0058】

さらに、本発明の高周波パッケージにおいては、誘電体基板21の側面の接地金属端子34の上に位置する部位に第1の同一面接地導体23と接地金属端子34とを電気的に接続するキャスタレーション接地導体37を設けることにより、第1の同一面接地導体23と接地金属端子34とが電気的に直接に接続されているために、高周波信号の入出力部の接地状態が安定し、入出力部において、反射特性を低減することができるとともに、電磁波シールド効果を高めて放射損失を抑制することができ、その結果、高周波信号の入出力部における高周波入出力信号の損失を低く抑え、VSWRを下げることができ、高周波信号の伝送特性を良好なものとすることができる。

【0059】

なお、本発明は上述の実施の形態の例に限定されるものではなく、本発明の要旨を逸脱しない範囲であれば、種々の変更が可能である。例えば、上述の実施の形態の例では、金属端子32および接地金属端子34を鉄ニッケルコバルト合金や鉄ニッケル合金等の金属から成るものとして説明したが、金属端子32および接地金属端子34が半田、銅、ろう材等の端子の場合にも応用が可能であることはいうまでもない。

【0060】

また、高周波信号の入出力部としての金属端子32および接地金属端子34は、高

周波用半導体素子等の高周波回路部品Sが搭載される搭載部21aの領域に面する一邊につき一対の入出力部を有する場合について述べたが、多ポートICに対応させて、一邊につき二対以上の入出力部を配設する構造としてもよい。

【0061】

【発明の効果】

本発明の高周波用パッケージによれば、上面に高周波回路部品の搭載部が形成された誘電体基板と、この誘電体基板の上面に前記搭載部の近傍から外周方向に形成された高周波信号を伝送する第1の線路導体およびこの第1の線路導体の両側に形成された第1の同一面接地導体と、前記誘電体基板の下面に前記第1の線路導体の外周側の端部と端部を対向させて外周縁に向けて形成された前記高周波信号を伝送する第2の線路導体およびこの第2の線路導体の両側に形成された第2の同一面接地導体と、前記誘電体基板の内部に形成され、前記第1および第2の線路導体の対向する端部同士を電気的に接続する貫通導体ならびに前記第1および第2の同一面接地導体を電気的に接続する接地貫通導体と、前記第2の線路導体に接合された金属端子およびこの金属端子の両側に平行にそれぞれ前記第2の線路導体に接合された接地金属端子とを具備して成り、この接地金属端子間の間隔が前記高周波信号の波長の1/2以下であるものとしたことから、この高周波用パッケージを回路基板上に表面実装した際に、接地金属端子間のグランドネットワーク経路が短くなり、インダクタンス成分の増大を防ぐことができるので、パッケージの誘電体基板と回路基板との接合部分において、接地金属端子が安定した接地状態を構成することができ、また、この部分で高周波信号の漏れを抑制することができる。

【0062】

さらに、第1の同一面接地導体の金属端子部の上部に位置する部位に導体の非形成部を設けることにより、金属端子と第1および第2の同一面接地導体との間に存在する誘電体基板内のキャパシタンス成分や、この高周波用パッケージを回路基板に表面実装した際の金属端子と回路基板の下面側接地導体との間に存在する回路基板の誘電体基板内のキャパシタンス成分を非形成部の大きさに応じて小さくできるので、高周波用パッケージを構成する誘電体基板とこのパッケージが

表面実装される回路基板の誘電体基板との間に発生するキャパシタンス成分を軽減することができ、その結果、回路基板に表面実装した際の入出力部における高周波入出力信号に対する高周波的な不整合を抑止し、高周波入出力信号の損失を低く抑え、VSWRを下げることができる。

【0063】

さらに、誘電体基板の側面の接地金属端子の上に位置する部位に第1の同一面接地導体と接地金属端子とを接続するキャスタレーション接地導体を設けることにより、第1の同一面接地導体と接地金属端子とが電気的に直接に接続されているために入出力部の接地状態が安定し、反射特性を低減することができるとともに、電磁波シールド効果を高めて放射損失を抑制することができ、その結果、高周波信号の入出力部における高周波入出力信号の損失を低く抑え、VSWRを下げることができ、高周波信号の伝送特性を良好なものとすることができます。

【0064】

その結果、本発明によれば、回路基板に表面実装した際の入出力部における高周波入出力信号に対する高周波的な不整合および放射損失を抑止し、高周波入出力信号の損失を低く抑え、VSWRを下げることができ、高周波信号の入出力特性に優れた高周波用パッケージとなる。

【0065】

以上により、本発明によれば、回路基板に表面実装した際の入出力部における高周波入出力信号に対する高周波的な不整合および放射損失を抑止し、低損失で、かつ低VSWRの高周波用パッケージを提供することができた。

【図面の簡単な説明】

【図1】

本発明の高周波用パッケージの実施の形態の一例を示す一部を破断した断面図である。

【図2】

本発明の高周波用パッケージの実施の形態の一例を示す底面図である。

【図3】

本発明の高周波用パッケージの実施の形態の一例を示す上面図である。

【図 4】

本発明の高周波用パッケージにおける接地金属端子間の間隔と高周波信号の使用限界周波数との関係を示す線図である。

【図 5】

本発明の高周波用パッケージの実施の形態の他の例を示す上面図である。

【図 6】

本発明の高周波用パッケージにおける第1の同一面接地導体の非形成部の有無による高周波特性の比較を示す線図である。

【図 7】

本発明の高周波用パッケージの実施の形態のさらに他の例を示す上面図である。

【図 8】

本発明の高周波用パッケージにおける第1の同一面接地導体と接地金属端子とを接続するキャスタレーション接地導体の有無による高周波特性の比較を示す線図である。

【図 9】

(a) は従来の高周波用パッケージの一例を示す一部を破断した平面図、(b) は (a) のA-A線による断面図、(c) は底面図である。

【図 10】

図9に示す従来の高周波用パッケージの要部を拡大して示した斜視図である。

【図 11】

従来の高周波用パッケージの回路基板上に実装された様子を示す断面図である。

【符号の説明】

21 ····· 誘電体基板

21 a ····· 搭載部

22 ····· 第1の線路導体

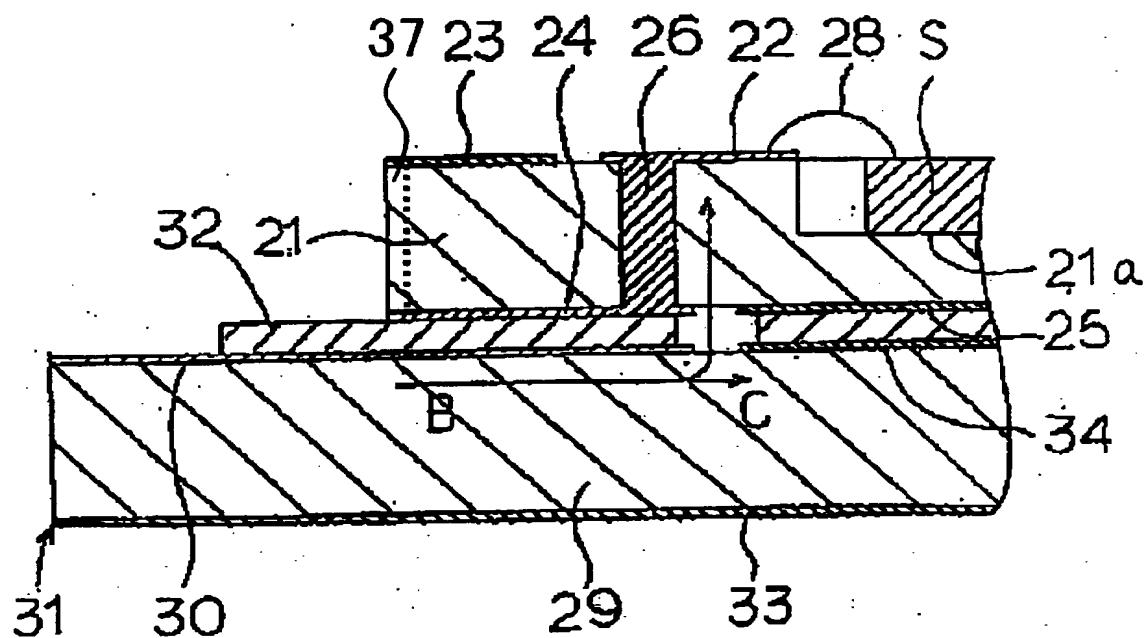
23 ····· 第1の同一面接地導体

24 ····· 第2の線路導体

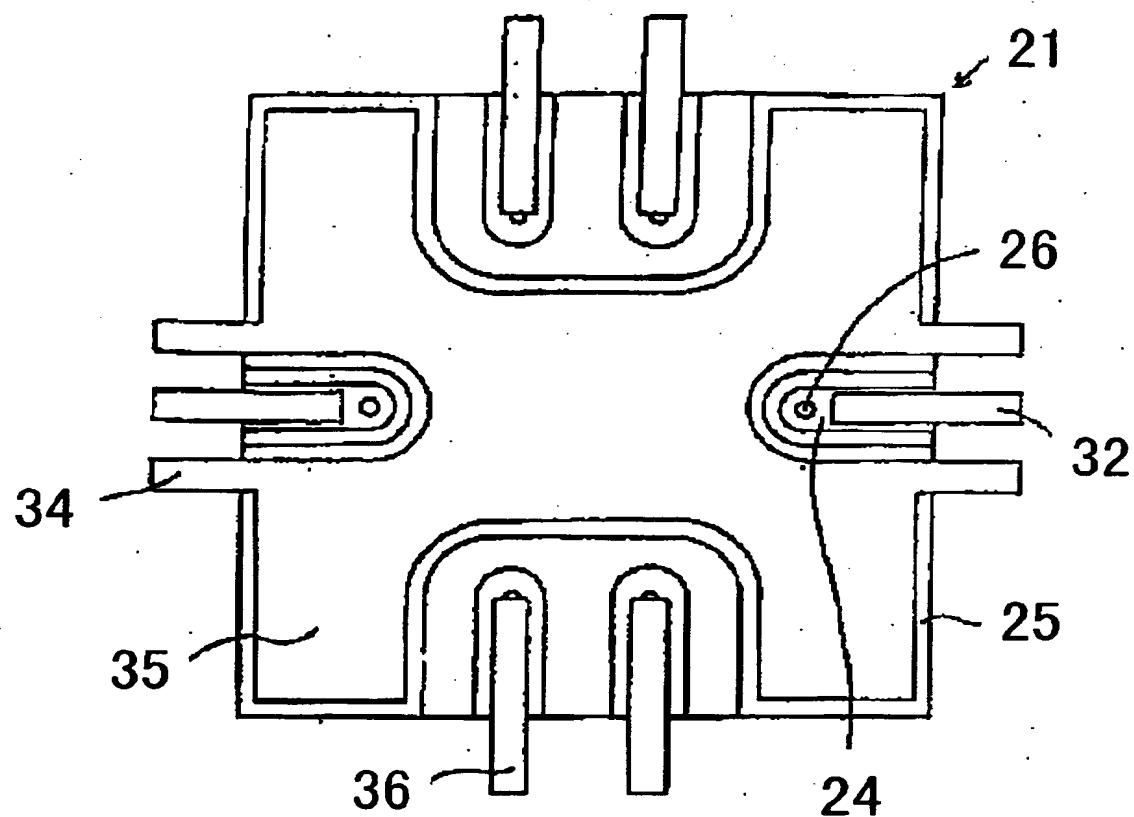
- 25 第2の同一面接地導体
- 26 貫通導体
- 27 接地貫通導体
- 32 金属端子
- 34 接地金属端子
- 37 非形成部
- 38 キャスター・レーシヨン接地導体
- S 高周波回路部品（高周波用半導体素子）

【書類名】 図面

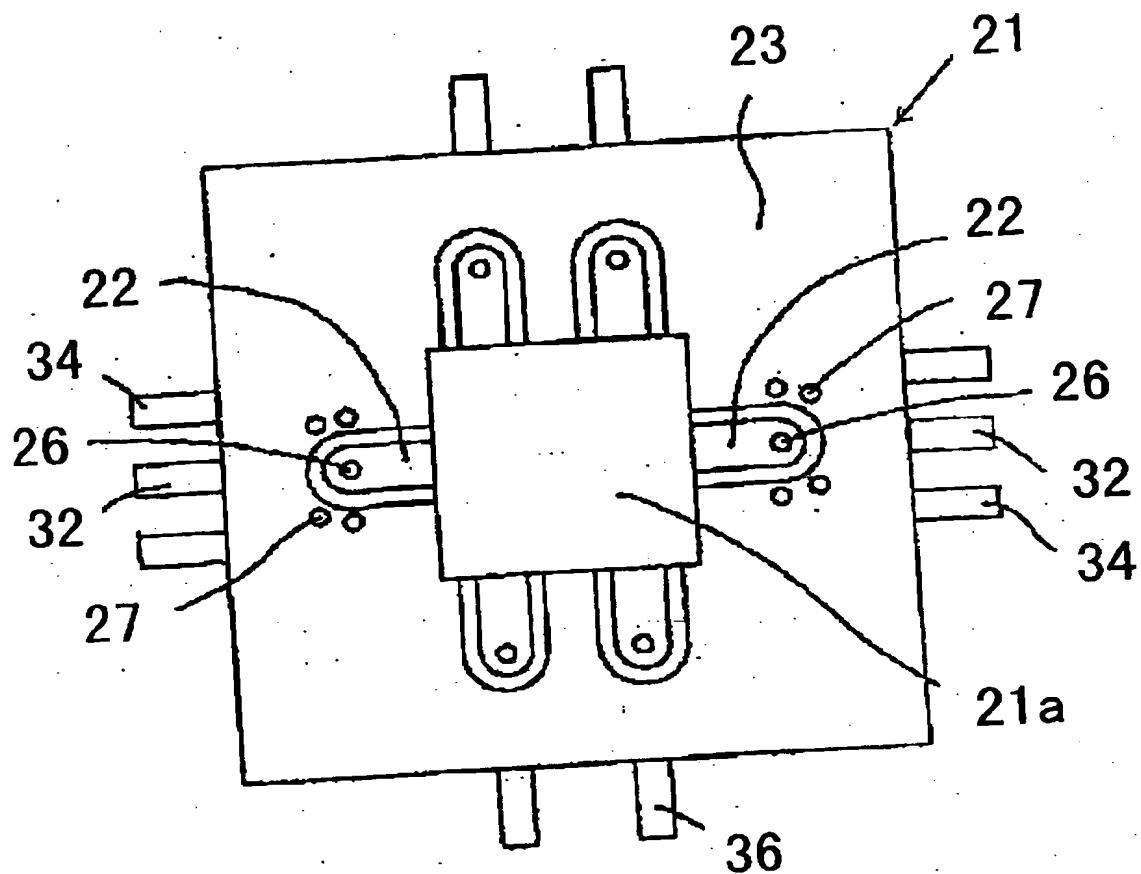
【図 1】



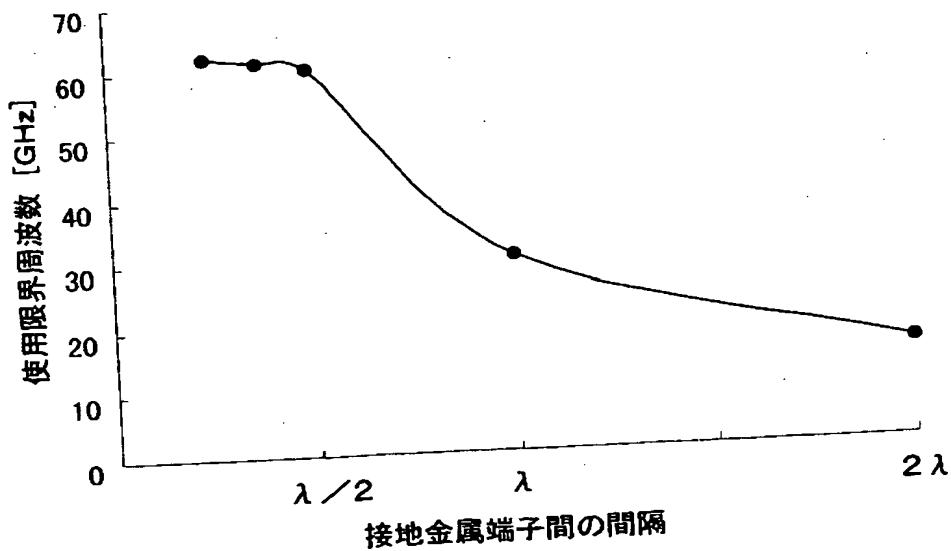
【図 2】



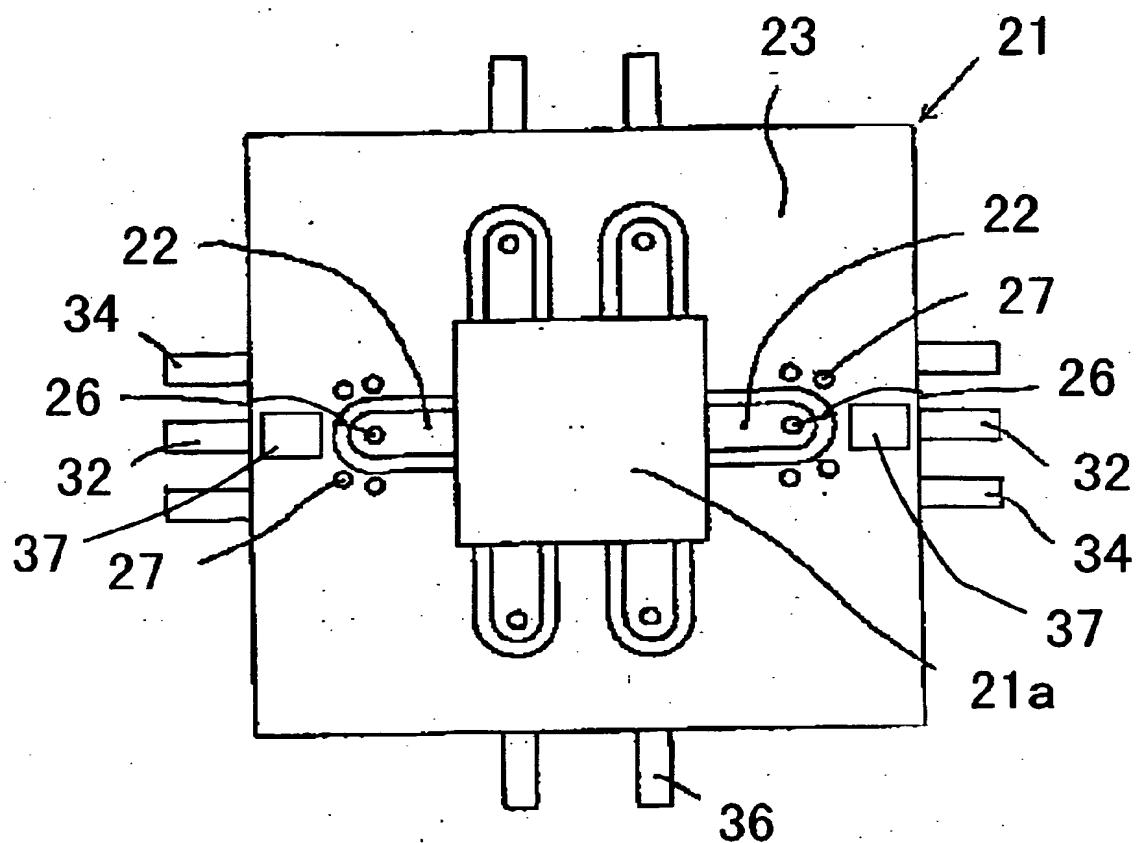
【図3】



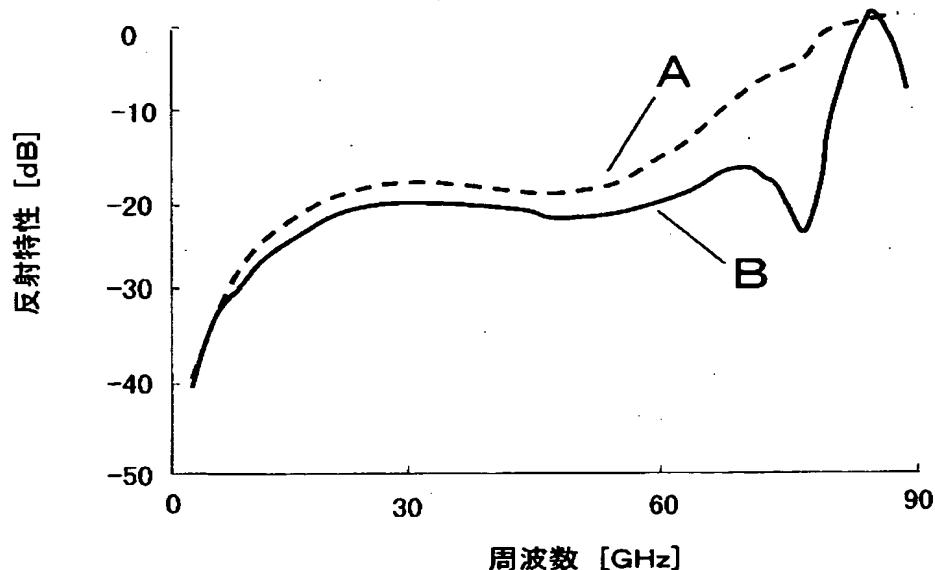
【図4】



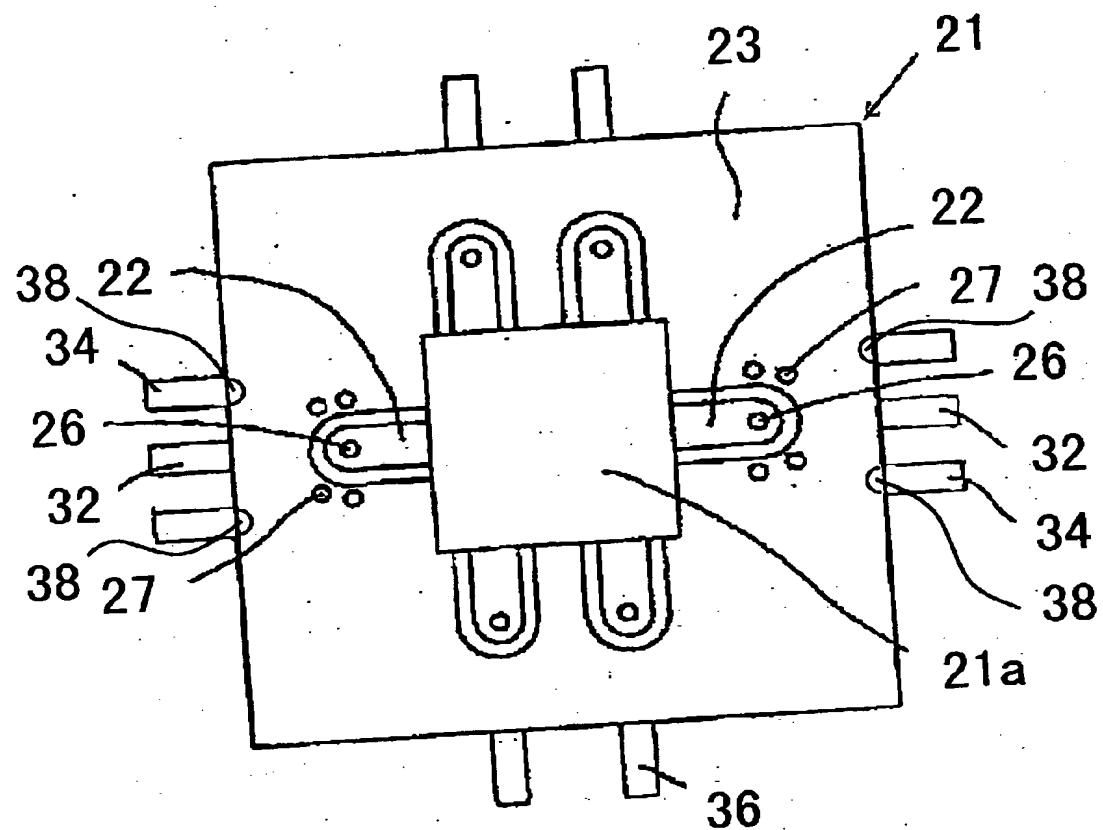
【図5】



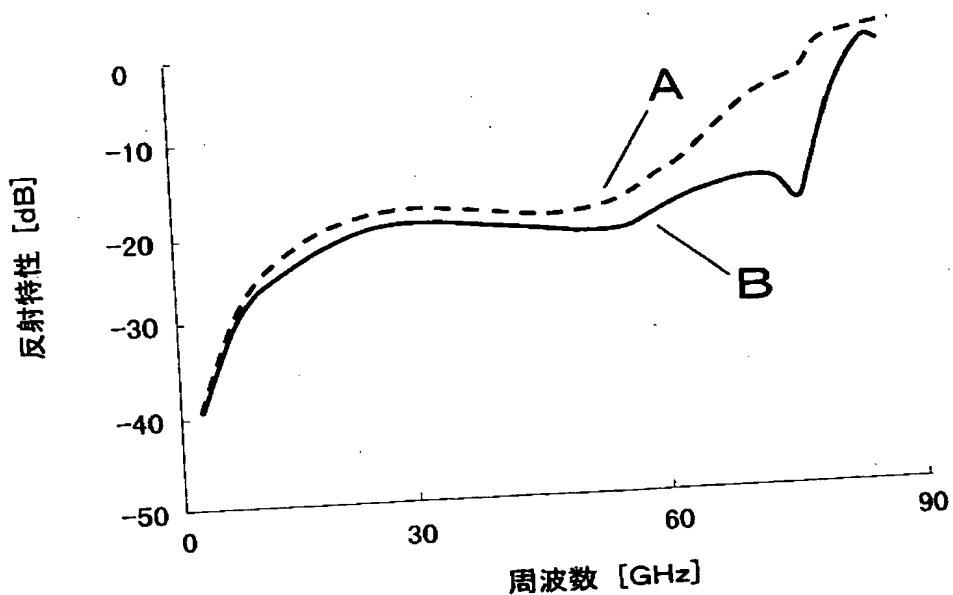
【図6】



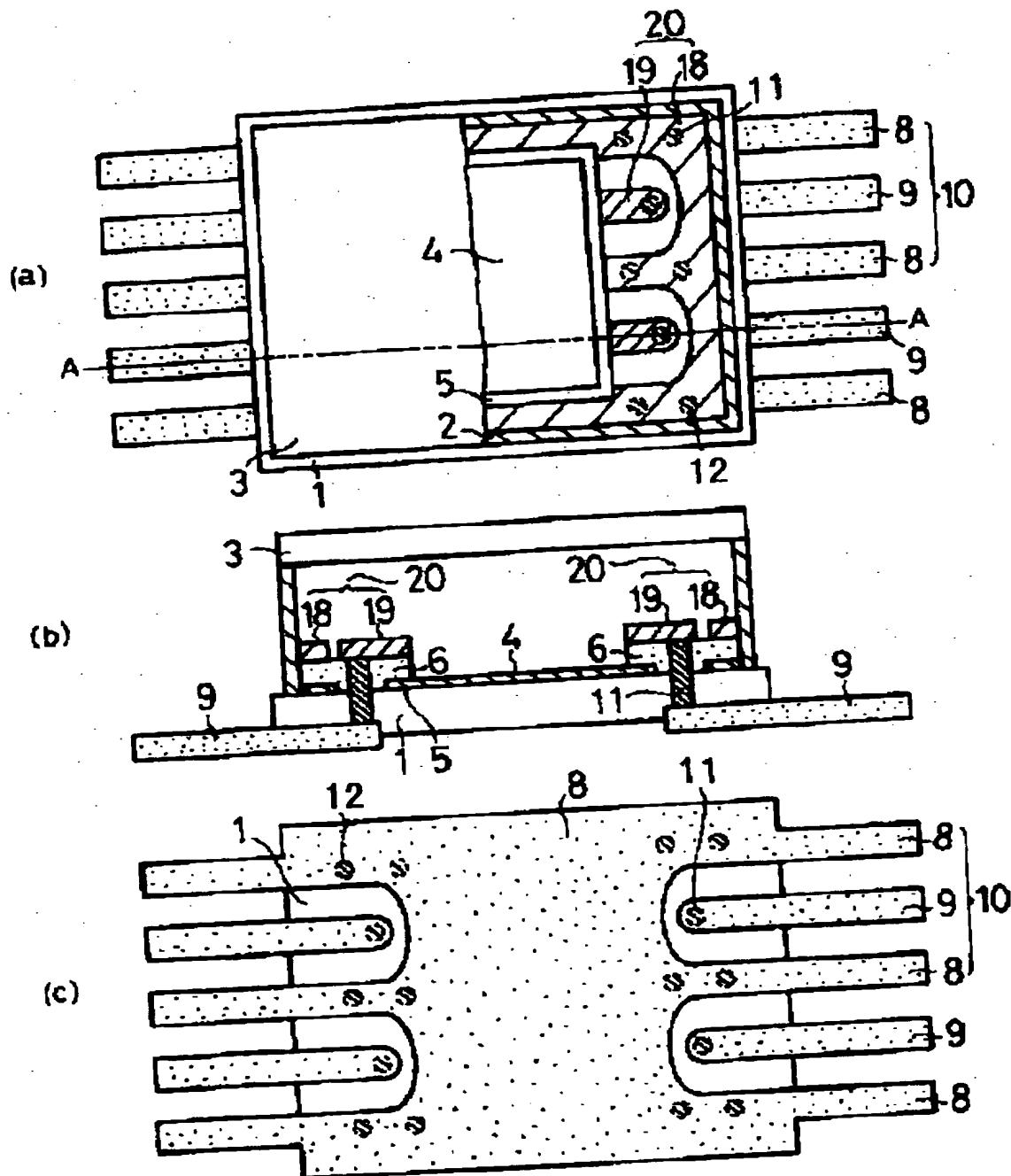
【図7】



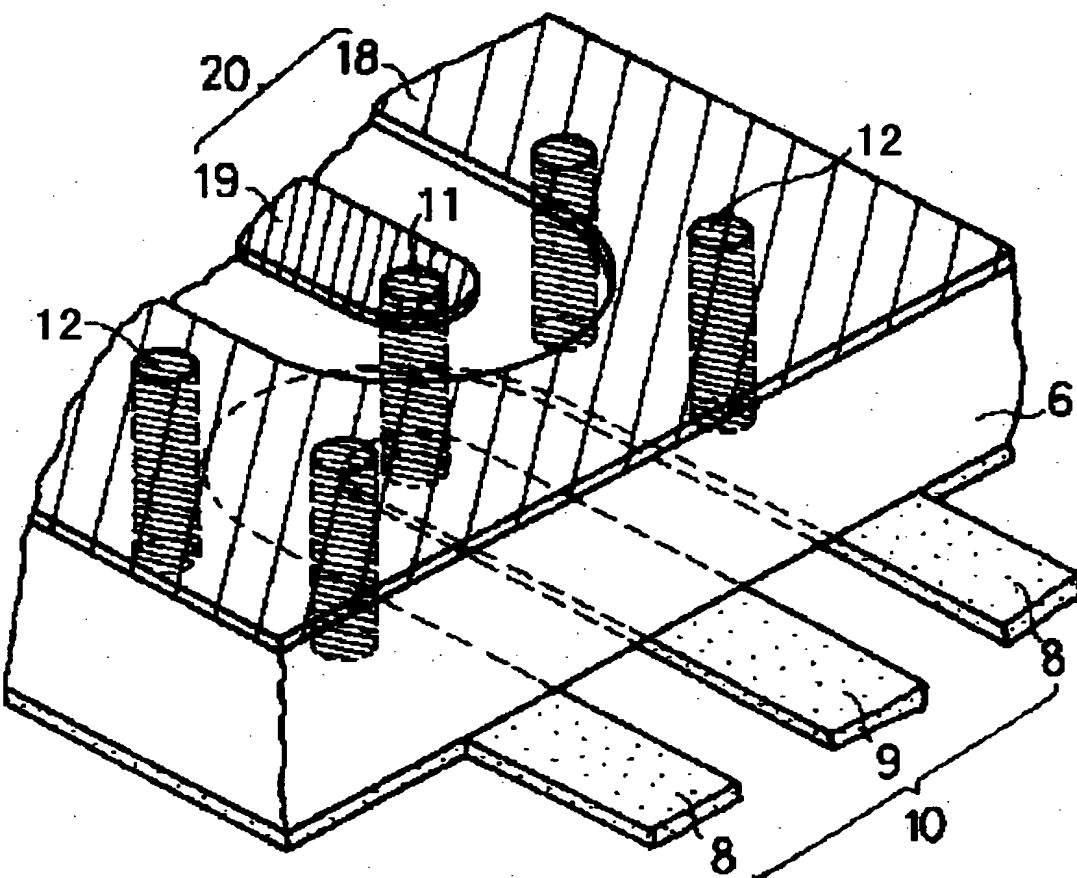
【図8】



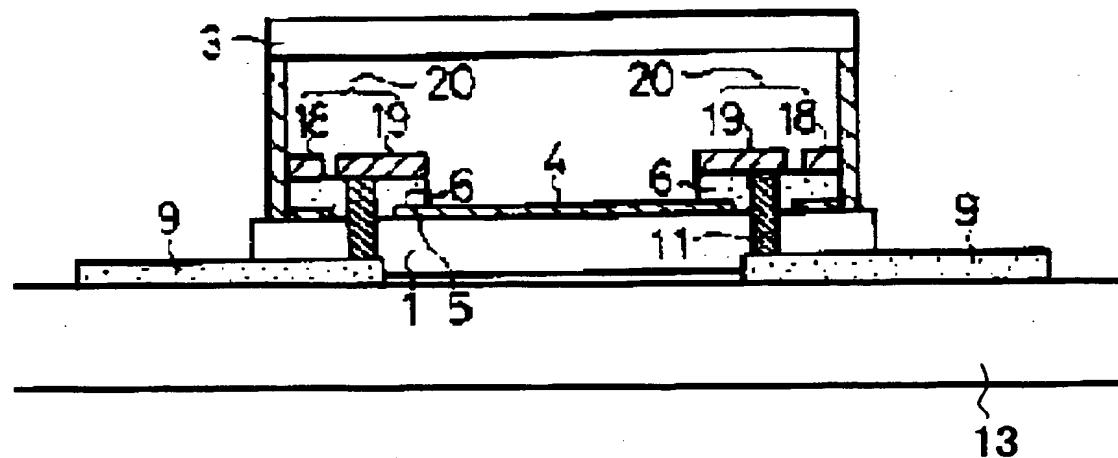
【図9】



【図10】



【図11】



【書類名】 要約書

【要約】

【課題】 回路基板上に実装した際に、パッケージの誘電体基板と回路基板との間で接地導体が不安定となり、反射損失や放射損失が生じ、高周波的な不整合が生じ、高周波入出力信号の損失が増大し、VSWRが劣化する。

【解決手段】 上面に高周波回路部品Sの搭載部が形成された誘電体基板21と、上面に形成された高周波信号を伝送する第1の線路導体22および第1の同一面接地導体23と、下面に形成された第2の線路導体24および第2の同一面接地導体25と、内部に形成された第1および第2の線路導体22, 24の端部同士を接続する貫通導体26ならびに第1および第2の同一面接地導体23, 25を接続する接地貫通導体27と、第2の線路導体24に接合された金属端子32および第2の同一面接地導体25に接合された接地金属端子34とを具備して成り、接地金属端子34間の間隔が高周波信号の波長の1/2以下である高周波用パッケージである。

【選択図】 図1

認定・付加情報

特許出願の番号 特願2003-015994
受付番号 50300112549
書類名 特許願
担当官 第五担当上席 0094
作成日 平成15年 1月29日

<認定情報・付加情報>

【提出日】 平成15年 1月24日

次頁無

特願 2003-015994

出願人履歴情報

識別番号 [000006633]

1. 変更年月日 1990年 8月10日
[変更理由] 新規登録
住 所 京都府京都市山科区東野北井ノ上町5番地の22
氏 名 京セラ株式会社

2. 変更年月日 1998年 8月21日
[変更理由] 住所変更
住 所 京都府京都市伏見区竹田鳥羽殿町6番地
氏 名 京セラ株式会社